注：原理图中注释说明设计时需特别注意

备注：IO口说明
1、PB0，PB2，PB5为高压IO，只有弱驱，不适合推7脚数码管可用来做功放的MUTE，AB/D类控制，5V输入检测。
2、PB1默认有长按8S复位功能。
3、PB11为卡的供电输出脚，软件可关断，可做普通IO。
4、PC7位MIC的偏置供电电压，可做普通IO。

晶振选型：
封装：可兼容3225，M49S，HC49S等不同封装
要求：稳定性、一致性要好，频偏偏差：±10PPM以内
电容：晶振匹配电容位置请预留

PIN30只能当MIC使用

U1 AC6956C_QFN32

	VCOM	ADC12/USBDP	USBDP
	DACL	ADC4/PA12/USBDM	USBDM
	DACR	PC2	C/S5
	FMIP	SD1DATA/PC3	C/S4
	PB11/SD_PWR	ADC10/SD1CMDA/PC4	C/S3
AUX_DET	PB10/SD0CMDB/AUX2R/ADC9	ADC13/SD1CLKA/PC5	C/S2
	PB9/SD0CLKB/AUX2L	BT_OSCO	BT_OSCO
	PB8/SD0DATB/AUX1R/ADC8	BT_OSCI	BT_OSCI
	GND(衬底)		

LED1 LED-4_8S-7P
7脚数码管IO请不要随意更换

备注：天线匹配电路参数，以实际样机调试结果为准。
蓝牙天线请尽量使用倒F型天线

MCU

功放端物料，根据实际电路去精简

U2 MIX3901

MIC，PA

AUX、IRDA

C35必须预留且靠近红外头放置

Key、LED

USB、TF-CARD

备注：RT9193请预留
硬开机方案：卡的供电请选用+3.3V
软开机方案：使用SD_PG供电，若发现播卡有噪声，请使用外置LDO供电

Power

备注：软开关机方案时，VBAT和VMCU短路

GND、AGND在功放的Bypass处或电源入口处短