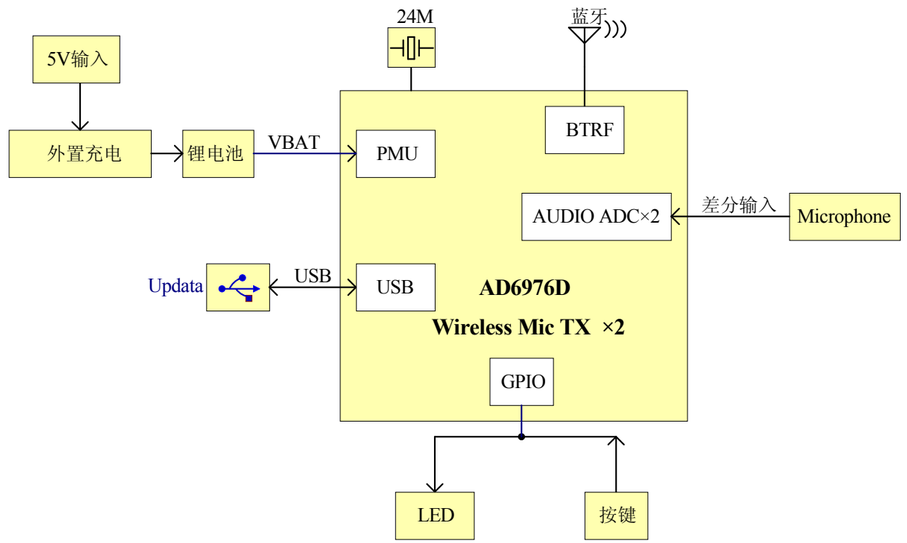
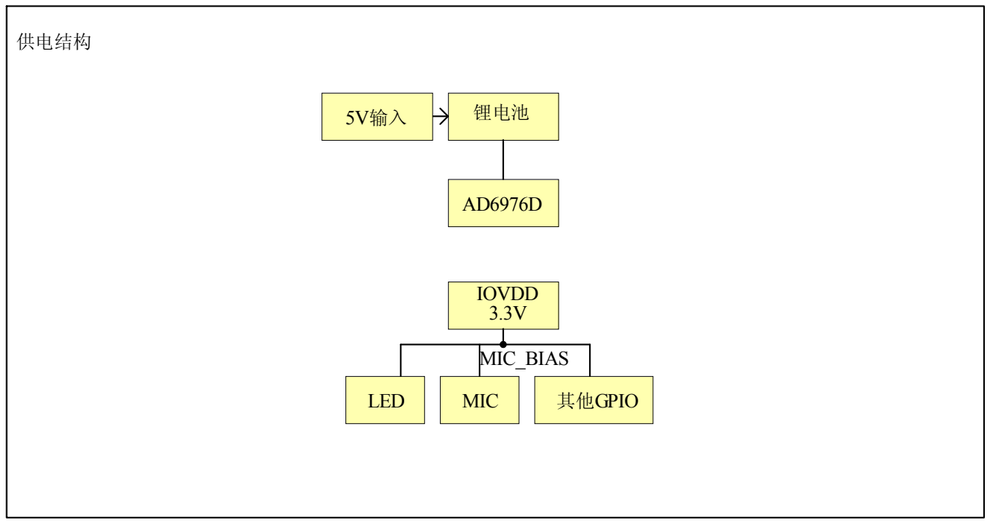
版本更新说明		
版本号	更新日期	更新描述:
V1.0	2023.04.26	初始版本

AD6976D话筒发射端硬件框图





版本更新说明

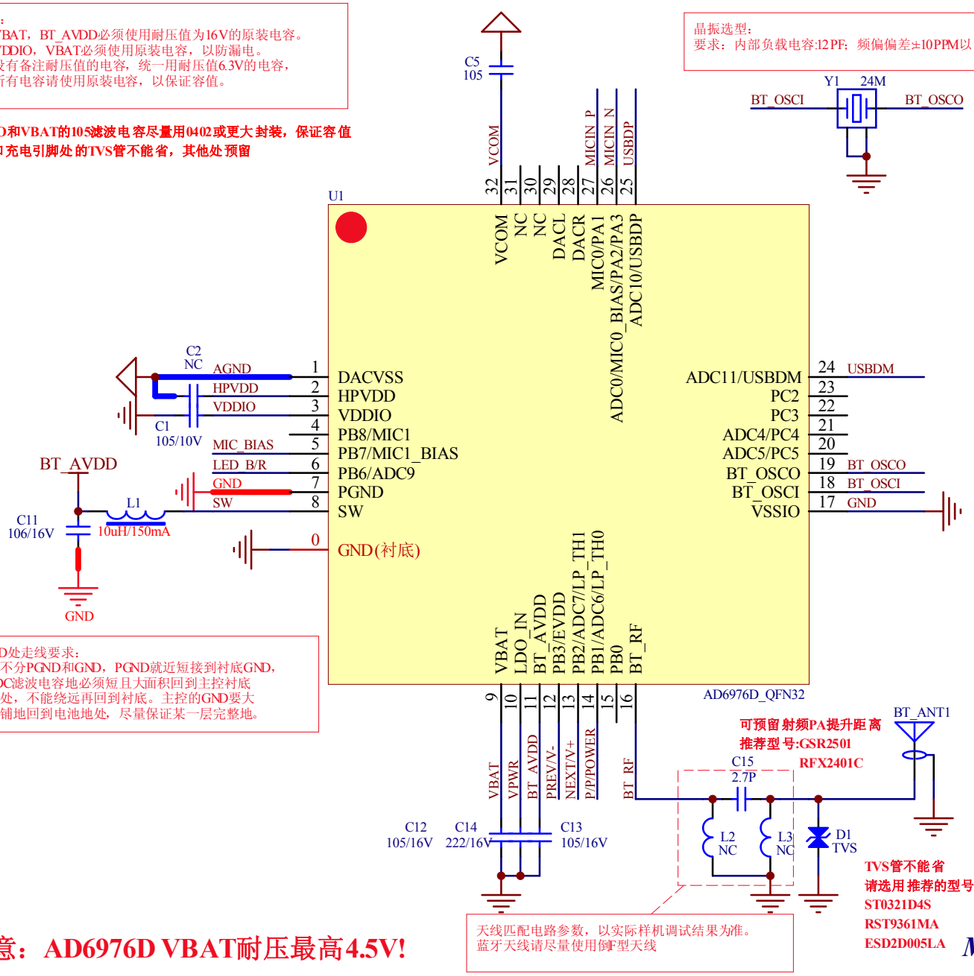
版本号	更新日期	更新点：
V1.0	2023.04.26	原始版本

杰理方案咨询(QQ号:1418295957，邮箱:fae@zh-jieli.com)

备注：
1、VBAT，BT_AVDD必须使用耐压值为16V的原装电容。
2、VDDIO，VBAT必须使用原装电容，以防漏电。
3、没有备注耐压值的电容，统一用耐压值6.3V的电容，
所有电容请使用原装电容，以保证容值。

VDDIO和VBAT的10S滤波电容尽量用0402或更大封装，保证容值
天线和充电引脚处的TVS管不能省，其他处预留

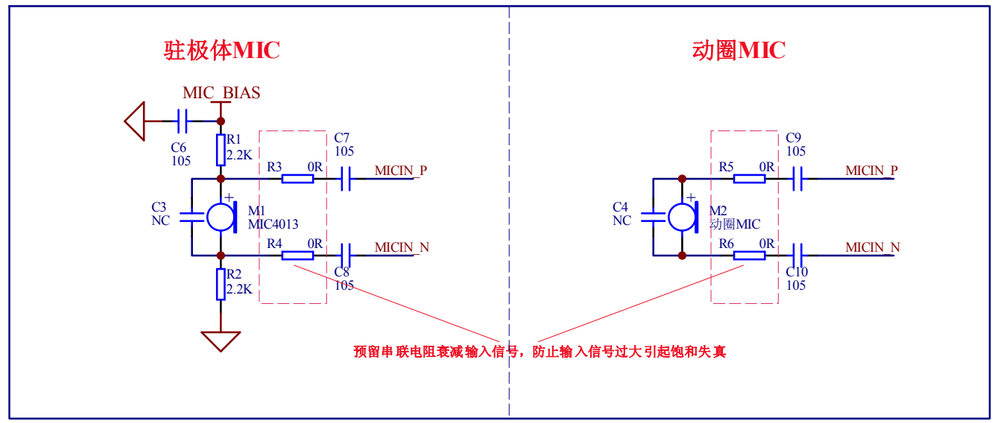
晶振选型：
要求：内部负载电容:12PF；频偏偏差±10PPM以内



PGND处走线要求：
主控不分PGND和GND，PGND就近短接到衬底GND，
DC-DC滤波电容地必须短且大面积回到主控衬底
GND处，不能绕远再回到衬底。主控的GND要大
面积铺地回到电池地处，尽量保证某一层完整地。

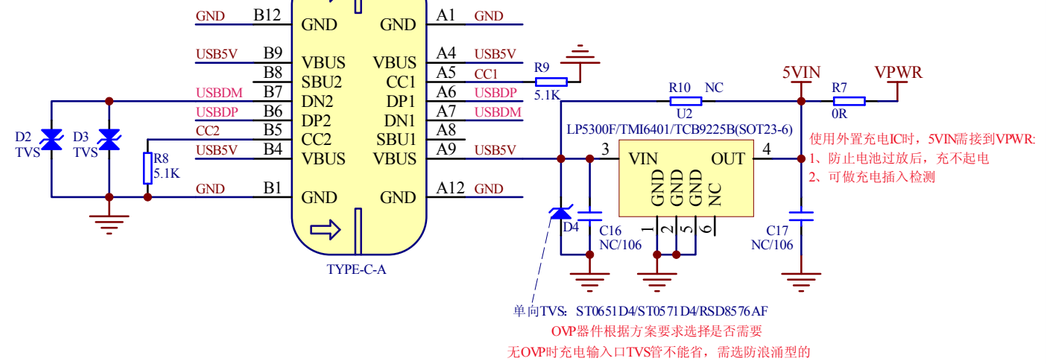
注意：AD6976D VBAT耐压最高4.5V!

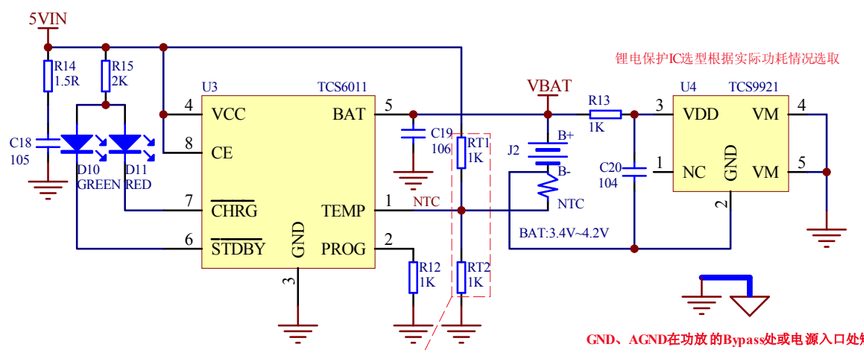
MCU



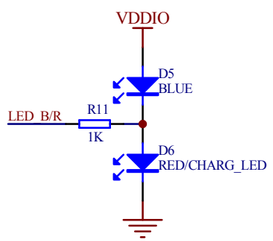
MIC的地必须需接AGND
MIC电路处的滤波电容位置需预留，驻极体MIC注意供电范围是否合理
MIC差分对信号必须从MIC引脚处开始并行走线，远离天线和数字信号

MIC



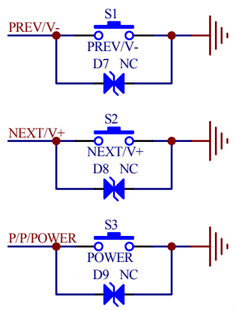


POWER



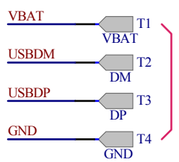
LED灯增加限流电阻，可抑制推灯噪声

LED



KEY

预留烧写焊点，方便烧写和开发



Test Point